

《数字电子技术》考试大纲(专升本)

课程编码: 043028B

学 分: 4

课程名称: 数字电子技术

学 时: 72

适用专业: 电子信息工程技术

考试参考书: 《数字电子技术基础》高等教育出版社, 第六版, 阎石主编

一、考试的基本要求

通过本课程教学, 要求学生了解数字电子技术的基本知识, 基本理论和基本方法, 了解数字电子新技术, 为升入本科学习奠定基础。

二、考试方法、时间、题型大致比例

1. 考核方式: 闭卷

2. 考试时间: 100 分钟

3. 题型大致比例

填空: 20%; 单项选择: 20%; 判断化简题 20%; 分析计算题 40%

三、考试内容及考试要求

第一章 数制和码制

1. 考试内容

①数制及数制的相互转换

②常用代码

③进位计数值

2. 考试要求: 了解数制, 代码, 掌握数制之间相互转换

第二章 逻辑代数基础

1. 考试内容

①基础逻辑运算(与、或、非)

②复合逻辑运算(与非、或非、与或非、异或、同或)

③逻辑函数的化简该方法(代数法化简、卡诺图化简)

2 考试要求: 掌握基本逻辑运算和复合逻辑运算; 掌握基本公式和法则; 掌握用代数法化简; 掌握用卡诺图化简

第三章 门电路

1. 考试内容

①半导体二极管门电路

②CMOS 门电路

③TTL 门电路

2 考试要求: 了解集成逻辑门结构原理, 掌握门电路的输入、输出特性

第四章 组合逻辑电路

1. 考试内容

①组合逻辑电路的分析

②组合逻辑电路的设计

③常用中规模组合逻辑部件的原理与应用

2 考试要求：掌握组合逻辑电路的分析和设计；了解全加器、编码器、译码器、数据选择器、数字比较器原理和应用

第五章 半导体存储电路

1. 考试内容

①基本触发器

②集成触发器

③寄存器

④存储器

2 考试要求：掌握 RS、D、T、JK 触发器原理及应用；了解集成触发器的应用和原理。

第六章 时序逻辑电路

1. 考试内容

①时序电路的分析

②同步时序电路的设计

③计数器

④寄存器

2 考试要求：掌握时序逻辑电路的分析和设计；了解计数器、寄存器的工作原理及应用。

第七章 脉冲波形的产生和整形电路

1. 考试内容

①单稳态触发器的原理及应用

②施密特触发器原理及应用

③多谐振荡器的原理及应用

④555 定时器及由它组成的上述电路

2 考试要求：了解上述电路的原理及应用

掌握 555 定时器及由它组成的上述电路

第八章 数-模与模-数转换

1. 考试内容

①D/A 转换器的原理及应用，主要技术指标

②A/D 转换器的原理及应用，主要技术指标

2 考试要求：了解 DAC、ADC 转换器的原理及应用和主要技术指标